電子研究所碩士班

113 學年度

最低修業年限	一年
應修學分數	24 學分
應修(應選)	一、固態電子組,電路與系統組共同必修:
课程及符合畢	1.三必選一:電子專題研討固態組、電子專題研討系統組、本所開設之其他電子專題研討
業資格之修課	外籍生四必選一:電子專題研討固態組、電子專題研討系統組、本所開設之其他電子
相關規定	專題研討、電機資訊學院國際學位學程之「專題研討」(新舊生適用)
	(自 100 學年度起,在學期間至少須通過二學期。)
	(自96學年度,正式核可之交換學生,出國一學期得免修電子專題研討一學期。)
	2.專題研究。(須通過四學期,各1學分,不計入畢業最低24學分內。提前畢業者不在
	此限。若需於學期中辦理畢業離校者,得以退選此課程。)
	3. 欲進入半導體實驗室者,須選修「半導體實驗」課程,但其學分數不列入畢業最低
	24 學分內。
	二、固態電子組必修科目
	1.必修:半導體物理及元件(一)
	2.五必選二:a.固態理論 b.固態物理 c.高等電磁學(一) d.量子力學 e.本組開設之其他
	專業課程,其中「量子力學」需先修過大學部的「近代物理」、「量子」
	力學」、「量子化學」、「量子物理」、「固態物理」其中之一者方得
	選修該課程。
	3.固態組碩士新生,若大學未修過「近代物理」、「量子力學」、「量子化學」、「量
	子物理」、「固態物理」其中之一者均需補修大學部的「量子力學」課程。 三、電路與系統組必修科目
	二、电路典示统组必修杆日 七必選三:
	この送二· a.數位積體電路 b.類比積體電路或射頻積體電路 c.計算機結構 d.計算機
	d. 数位積短电路 0. 短比積短电路或初頻積短电路 C. 司并微結構 U. 司并微 輔助設計特論或 VLSI 測試與可測試性設計 e. 數位訊號處理或隨機過程
	辅助設計符調或 VLSI 例訊與了例訊性設計 C. <u>数位訊號處理或隨機過程</u> f.數位通訊或檢測與估計 g.機器學習或深度學習
	1. 数位通訊 <u>或做例與估計 g. 做 品子自以休及子自</u> 主修組別之專業科目須修滿 15 學分,其他則須為本所相關之科目,如為外組或外系所所
	用之課程,須經提出申請由本所認定。
	四~今年 八江天山一明田午/11毫入

Institute of Electronics, MS Program Academic Year 2024

	IVID I TOgram Academic Teal 2024
Mini. Term of Study	<u>One year</u>
Minimum Credits	24 Credits
Curriculum and Regulations	 ★ Common required elective courses for both the Solid State Electronics Group and the Circuits and Systems Group: 1.For domestic students, one out of the following three: Seminar on Solid State Electronics (formerly Seminar on Electronics (I) and (II)), seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), and any other Seminar on Solid State Electronics (formerly Seminar on Electronics (I) and (II)), seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar on Circuits and Systems (formerly Seminar on Electronics (I) and (II)), any other Seminar course of the course during his/her study.) (Stating from academic year 2007, a properly approved outgoing exchange student may waive his/her Seminar for each semster he/she studies overseas.) 2.Graduate Research. (A student must pass this course for at least four semesters. The c

電子研究所博士班

113 學年度

最低修業年限	二年
應修學分數	18 學分
運博應修學分數	24 學分
應修(應選)課	一、固態電子組,電路與系統組共同必選:
程及符合畢業資	1.博一、博二之選課均須經由所長或指導教授認可。
格之修課相關規	2.畢業前至少須修畢專業科目(不含專題研討及專題研究)共18學分,其中包含本所開
定	設之專業必選課程(所屬組別)共9學分和專業選修課程共3學分,其餘學分須修習
	<u>副修之外組主要課程共6學分。</u> 其中如已申請免修必選課程或外組課程者則仍須另
	修滿18學分專業科目。
	3.博士生如在大學部或研究所已修過本所要求之專業科目(必選課程 9 學分及專業選
	修3學分須為本所課程,外組課程6學分須為台灣聯合大學系統內之研究所課程),
	經指導教授與所長同意,可於入學時申請畢業學分抵減。課程承認訂十年為有效期
	限。
	4.碩士逕讀博士學位學生畢業前碩士班及博士班已修及格課程合計至少應修滿 24 學
	分(含副修之外組主要課程) 其中包含本所開設之專業必選課程(所屬組別)共9學分
	和專業選修課程共9學分,其餘學分須修習副修之外組主要課程共6學分。 學士逕
	讀博士學位學生畢業前至少須修畢專業科目(不含專題研討及專題研究)共 24 學
	分, <u>其中包含本所開設之專業必選課程(所屬組別)共9學分和專業選修課程共9學</u>
	<u>分,其餘學分須修習副修之外組主要課程共6學分。</u> 惟可比照碩士班規定申請抵免
	學分。
	5.博一、博二均須修專題研究四學期及專題研討二學期(四必選一:電子專題研討固態
	組、電子專題研討系統組、本所開設之其他電子專題研討、電機資訊學院國際學位
	學程之專題研討)並通過及格,否則應予重修。自96學年度,正式核可之交換學生,
	出國一學期得免修電子專題研討一學期。
	6.欲進入半導體實驗室需選修「半導體實驗」課程,其學分數不列入專業必選修科目 18
	學分(直攻生 24 學分)內。
	- 因终而了他,一以肥二,因终四处上方效而以的()。火道睡此四刀之从()」
	二、固態電子組:四必選三:a.固態理論 b.高等電磁學(一)c.半導體物理及元件(一)d.
	本組開設之其他專業課程
	三、電路與系統組:七必選三:a.數位積體電路 b.類比積體電路或射頻積體電路 c.計
	二、电路與示統組, 七必送二, a. 数位值值电路 0. 规比值值电路或利强值值电路 C. 訂 算機結構 d.計算機輔助設計特論或 VLSI 測試與可測試性設計 e. 數位訊號處理或隨
	并低品稱 U.訂并低辅助設計行調改 VLSI 例試與了例試任設計 C. <u>數位訊號處住或國</u> 機過程 f.數位通訊或檢測與估計 g.機器學習或深度學習
	孤心在山水山也叫我做两天口叫 5-100 田子日以休度于日

Institute of Electronics, Ph.D. Program Academic Year 2024

	Computer Aided Design or VLSI Testing and Design for Testability e. Digital Signal
	Processing or Stochastic Processes f. Digital Communication or Detection and
	Estimation g. Machine Learning or Deep Learning